



## Основи сучасної схемотехніки

Галузі знань: 10 Природничі науки, 11 Математика та статистика, 12 Інформаційні технології, 16 Хімічна інженерія та біоінженерія, 17 Електроніка, автоматизація та електронні комунікації, 19 Архітектура та будівництво, 27 Транспорт (спеціальність 272 Авіаційний транспорт)

Рівень вищої освіти	перший (бакалаврський)		
Статус дисципліни	вибіркова (Дисципліна індивідуального вибору I)		
Обсяг дисципліни	150 годин/ 5 кредитів ЄКТС		
Мова викладання	українська		
Що буде вивчатися (предмет вивчення)	Розвиток сучасної мікроелектроніки передбачає широке використання сучасних технологій у галузі автоматизації та приладобудування. Це зумовлює необхідність відповідної підготовки спеціалістів зі знанням сучасної схемотехніки. При цьому такий спеціаліст повинен мати відповідні компетентності у способах математичного описання функціональних вузлів на логічному і електричному рівнях, знати сучасну компонентну базу сучасної схемотехніки, вільно орієнтуватися у промислових серіях інтегральних мікросхем і перспективах їх подальшого розвитку, володіти методами побудови структур електронних пристроїв і систем. Для допомоги в опрацюванні таких питань і призначена дисципліна «Основи сучасної схемотехніки»		
Чому це цікаво/треба вивчати (мета)	Мета дисципліни – вивчення методів побудови, функціонування та математичного опису елементів, функціональних вузлів та пристроїв сучасних електронних систем, що використовуються у різних галузях господарства, в тому числі й у галузі автоматизації та приладобудування		
Як можна користуватися набутими знаннями і уміннями (компетентності)	У результаті засвоєння курсу студент має: знати: – елементну базу сучасної схемотехніки; – схемотехніку підсилювальних та перетворювальних пристроїв на операційних підсилювачах, активних фільтрів, а також електронних генераторів; – особливості проектування сучасних електронних систем. вміти: – розробляти електричні принципові схеми сучасних електронних систем; – здійснювати розрахунки при проектуванні сучасних аналогових та цифрових систем; – застосовувати елементи сучасної схемотехніки у пристроях інформаційно-вимірювальної техніки		
Організація навчання	Види занять: лекції, практичні (лабораторні) заняття. Форми здобуття освіти: денна, заочна. Форми контролю: модульний контроль, іспит		
Кафедра	Кафедра інтелектуальних вимірювальних систем та інженерії якості		
Факультет	Факультет інтелектуальних систем управління		
Викладач		ПІБ	<b>Потильчак Олексій Петрович</b>
		Посада	доцент
		Вчене звання	доцент
		Науковий ступінь	кандидат технічних наук
		e-mail	<a href="mailto:o.potylchak@khai.edu">o.potylchak@khai.edu</a>
		Персональна сторінка	
Посилання на електронні матеріали курсу	<a href="https://mentor.khai.edu/course/view.php?id=8173">https://mentor.khai.edu/course/view.php?id=8173</a>		
Посилання на силябус	<a href="https://khai.edu/files/uploads/vibirkovi/bakalavri/div1-2024/s_b_nmk-2_osnovi-suchasnoi-shemotehnik_i_div-1-s-s.pdf">https://khai.edu/files/uploads/vibirkovi/bakalavri/div1-2024/s_b_nmk-2_osnovi-suchasnoi-shemotehnik_i_div-1-s-s.pdf</a>		